

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-004366

(43)Date of publication of application : 06.01.1999

(51)Int.Cl.

H04N 5/21

(21)Application number : 09-153425

(71)Applicant : NIPPON HOSO KYOKAI <NHK>

(22)Date of filing : 11.06.1997

(72)Inventor : OTSUKA YOSHIMICHI

HAMADA KOICHI

NAKASU EISUKE

NISHIDA YUKIHIRO

AOKI KATSUNORI

KANDA KIKUFUMI

KONISHI HIROKAZU

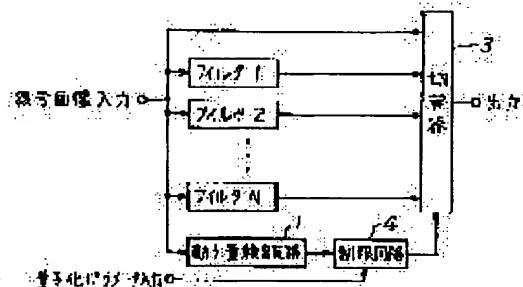
MIZUNO OSAMU

## (54) DE-BLOCKING FILTER

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To provide a de-blocking filter that reduces distortion such as block distortion and mosquito distortion produced on a decoded image even when a coding efficiency is high in the high efficiency coding transmission system that adopts orthogonal transform such as discrete cosine transform(DCT) as a backbone technology.

**SOLUTION:** The filter is provided with pluralities of low pass filters 1-N with different interruption characteristics including through-characteristics, any of the low pass filters 1-N is selected for each pixel (1) depending on a motion quantity based on a frame difference and an inter-pixel difference (edge) and the filtered signal is outputted (3). Furthermore, the selection of the low pass filters 1-N is limited by a quantization parameter describing a quantization characteristic of an orthogonal transform coefficient (4).



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's  
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-4366

(43) 公開日 平成11年(1999) 1月6日

(51) Int.Cl.<sup>5</sup>

H 0 4 N 5/21

識別記号

F I

H 0 4 N 5/21

B

審査請求 未請求 請求項の数4 O L (全 9 頁)

(21) 出願番号 特願平9-153425

(22) 出願日 平成9年(1997) 6月11日

(71) 出願人 000004352

日本放送協会

東京都渋谷区神南2丁目2番1号

(72) 発明者 大塚 吉道

東京都世田谷区砦1丁目10番11号 日本放送協会放送技術研究所内

(72) 発明者 浜田 宏一

東京都世田谷区砦1丁目10番11号 日本放送協会放送技術研究所内

(72) 発明者 中須 英輔

東京都世田谷区砦1丁目10番11号 日本放送協会放送技術研究所内

(74) 代理人 弁理士 杉村 暁秀 (外9名)

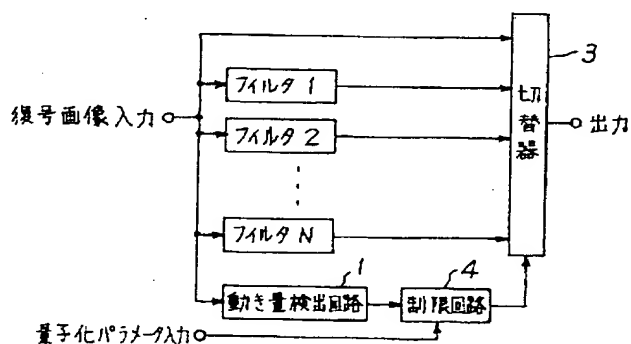
最終頁に続く

(54) 【発明の名称】 デブロッキングフィルタ

(57) 【要約】

【課題】 DCT (離散的コサイン変換) など直交変換を基幹技術とする高能率符号化伝送方式で、符号化効率が低い場合、復号画像にブロック歪やモキート歪が発生することがある。本発明はこれら歪を低減するデブロッキングフィルタを提供する。

【解決手段】 本発明のデブロッキングフィルタは、スルーを含む遮断特性の異なる複数の低域通過フィルタ1-Nを用意し、フレーム差と画素間差 (エッジ) をベースとした動き量に応じて (1) 画素ごとに、前記低域通過フィルタ1-Nを切り替えて (3) 通すことを特徴とし、また、低域通過フィルタ1-Nの切り替えをさらに直交変換係数の量子化特性を記述する量子化パラメータで制限する (4) ことを特徴とする。



## 【特許請求の範囲】

【請求項 1】 符号化効率が高い場合、その復号画像に発生するブロック歪やモスキート歪を軽減するため、直交変換を使用した高能率符号化伝送による復号画像を入力せしめて画像処理するデブロッキングフィルタにおいて、該フィルタが：入力を共通にする遮断特性の異なる少なくとも一つの低域通過フィルタと；入力画素値と前フレームの同一空間位置の画素値とのフレーム間差の絶対値を入力画素と隣接画素との画素値間差の絶対値で除して画像の動き量を求める手段と；求められた前記画像の動き量に応じ、前記少なくとも一つの低域通過フィルタ出力信号と前記共通の入力信号の中から、動き量が大いほど通過帯域の狭い信号を選択して出力するよう、画素ごとに適応的に切替処理する信号切替手段と；を具備したことを特徴とするデブロッキングフィルタ。

【請求項 2】 前記信号切替手段が、前記直交変換の係数の量子化ステップに対応する量子化パラメータを入力とし、前記量子化ステップの減少に伴い最も通過帯域の狭い前記低域通過フィルタの出力信号から順次に前記信号切替手段の選択肢から除外して選択肢の数を減少させるよう、量子化パラメータによる制限を行う制限手段を備えたことを特徴とする請求項 1 記載のデブロッキングフィルタ。

【請求項 3】 前記動き量を求める手段が、前記フレーム間差の絶対値が予め定められた零を含まない第 1 のしきい値以下である場合にそのフレーム間差を零に置き換え、かつ、前記画素値間差の絶対値が予め定められた零を含まない第 2 のしきい値以下である場合にその画素値間差をその第 2 のしきい値に置き換えて、または、前記第 2 のしきい値への置き換えのみを行って、動き量を求める除算をおこなうよう構成したことを特徴とする請求項 1 または 2 記載のデブロッキングフィルタ。

【請求項 4】 前記動き量を求める手段が、前記除算結果に平滑化処理を施す平滑化処理手段をさらに備えたことを特徴とする請求項 3 記載のデブロッキングフィルタ。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】 この発明は DCT（離散的コサイン変換）など直交変換を基幹技術とする高能率符号化画像（圧縮率の高い帯域圧縮画像伝送技術）の復号画像処理技術に係り、特に、符号化効率が高い場合に復号画像に発生するブロック歪やモスキート歪を低減するデブロッキングフィルタ処理技術に関するものである。

## 【0002】

【従来の技術】 国際標準化機関である ISO/IEC JTC1/SC29 WG11 の第 4 番目の研究フェーズとして MPEG-4 があり、超高能率符号化方式の標準化作業が行われている。この研究の中でデブロッキングフィルタの検討も進められている。

【0003】 このデブロッキングフィルタは未だ検討段階ではあるが、一例をあげれば、図 7 に太線で示すような VOP (Video Object Plane) の境界 2 1 近傍の画素 A、B、C、D のうち前後の 2 画素または上下の 2 画素のみに低域通過処理を施すフィルタである。低域通過フィルタ処理が施される画素は図 7 において画素 B と C で、動き部分の有無とは無関係にそれぞれ値  $B_1$  と  $C_1$  で置き換えられる。 $B_1 = B + Y$

$$C_1 = C - Y$$

ただし、 $Y = \text{sign}(X) \times \text{Max} \{0, |X| - \text{Max}(0, 0.2 \times |X| - Q_p)\}$

ここで例えば  $\text{Max}(0, 0.2 \times |X| - Q_p)$  とは 0 と  $0.2 \times |X| - Q_p$  のうち大きい方の値をとるという意味である。

また、 $X = (3A - 8B + 8C - 3D) / 16$

$Q_p$ ：量子化パラメータ

$\text{sign}(X)$  は  $X$  の絶対値には無関係に次の値を与える関数である。

$X$  がプラスの値をとる場合は  $\text{sign}(X) = +1$

$X$  がマイナスの値をとる場合は  $\text{sign}(X) = -1$

$X$  がゼロの場合は  $\text{sign}(X) = 0$

【0004】 一方、画像の動きに応じてフィルタの通過特性を変化させて、画像信号の性質に適応した良質の画像を再生し得るようにしたものとして、例えば、本願人の先の出願になる特開昭 58-205377 号公報記載の「適応型時空間フィルタ」がある。

## 【0005】

【発明が解決しようとする課題】 従来の技術で述べたデブロッキングフィルタは、画像のボケ発生防止を重視したため通過帯域を広くしており、ブロックの境界の 2 画素のみに適用するだけでは大きな効果は期待できなかった。ブロック歪やモスキート歪を効果的に低減するためには、より狭帯域の低域通過フィルタをブロックの境界の 2 画素だけでなく画素全体にわたって適用する必要がある。しかし、単純に狭帯域の低域通過フィルタを適用したのでは著しく画像がボケてしまう。

【0006】 一方、画像の動きに応じてフィルタの通過特性を変える従来の動き適応型フィルタでは、動き部分の検出にはフレーム間差が用いられている。これは、内挿補間の画質は専らフレーム間差に依存するからである。しかし、後述するように画像に対する人の視覚特性を利用するためには動き量を動き部分の画面上の移動量としてとらえる必要がある。振幅の大きなエッジと振幅の小さなエッジでは同じ移動量でも異なるフレーム間差となるため、フレーム間差だけを用いてフィルタの通過特性を変える処理をそのままデブロッキングフィルタに適用することはできない。

【0007】 従って本発明の目的は、これらの問題点を解決しつつ効果的にブロック歪やモスキート歪を低減できるデブロッキングフィルタを提供することにある。

【0008】

【課題を解決するための手段】この目的を達成するため、本発明に係るデブロッキングフィルタは、符号化効率が低い場合、その復号画像に発生するブロック歪やモスキート歪を軽減するため、直交変換を使用した高能率符号化伝送による復号画像を入力せしめて画像処理するデブロッキングフィルタにおいて、該フィルタが：入力を共通にする遮断特性の異なる少なくとも一つの低域通過フィルタと；入力画素値と前フレームの同一空間位置の画素値とのフレーム間差の絶対値を入力画素と隣接画素との画素値間差の絶対値で除して画像の動き量を求める手段と；求められた前記画像の動き量に応じ、前記少なくとも一つの低域通過フィルタ出力信号と前記共通の入力信号の中から、動き量が大いほど通過帯域の狭い信号を選択して出力するよう、画素ごとに適応的に切替処理する信号切替手段と；を具備したことを特徴とするものである。

【0009】また、本発明のデブロッキングフィルタは、前記信号切替手段が、前記直交変換の係数の量子化ステップに対応する量子化パラメータを入力とし、前記量子化ステップの減少に伴い最も通過帯域の狭い前記低域通過フィルタの出力信号から順次に前記信号切替手段の選択肢から除外して選択肢の数を減少させるよう、量子化パラメータによる制限を行う制限手段を備える構成とすることができる。

【0010】さらにまた、本発明のデブロッキングフィルタは、前記動き量を求める手段が、前記フレーム間差の絶対値が予め定められた零を含まない第1のしきい値以下である場合にそのフレーム間差を零に置き換え、かつ、前記画素値間差の絶対値が予め定められた零を含まない第2のしきい値以下である場合にその画素値間差をその第2のしきい値に置き換えて、または、前記第2のしきい値への置き換えのみを行って、動き量を求める除算をおこなうよう構成することができる。

【0011】

【発明の実施の形態】画像に関する人の視覚特性について考察するに、一般的に画像はカメラの蓄積効果により（特別なシャッタを使用しない場合は、カメラは1/60秒でシャッタを切るシステムと等価であるため蓄積効果が生じる）、動き部分はボケた画像として撮像されるが、視覚的にはボケて見えない。すなわち、視覚特性は、

- ① 動き部分に対し高域強調型の特性をもつ。さらに同じブロック歪であっても、
- ② 静止部分の固定パターンはあまり目立たず動き部分の固定パターンが目につく。しかも、符号化の際、ブロック歪やモスキート歪は動き部分に多く発生する。①は、画像をVTR等に録画し通常でこれを再生してみるとそれほどボケで見えないのに、スチル再生すると動き部分が著しくボケて見えることで理解できる。②

は、動き部分に発生した固定パターンは動き物体を目が追うことにより相対的に動いて見えるため、①の性質で高域が強調されることにより目立つようになることで説明できる。

【0012】このような視覚の性質を利用し、画像の動き部分の移動量（以下、動き量という）を検出し、動き量の激しい領域で狭い通過帯域の低域通過フィルタ、動きが緩やかになるにつれて徐々に広い通過帯域の低域通過フィルタ、さらに静止部分ではフィルタをかけないという手法を考えた（請求項1）。この手法は、高能率符号化デコーダの量子化パラメータによらず、デブロッキングフィルタ処理をデコーダ処理と独立に施せるという特徴がある。

【0013】また、高能率符号化方式による復号画像の画質劣化は原画像の内容に依存する。すなわち、符号化が難しい画像、易しい画像が存在する。符号化が易しい画像では、量子化ステップの細かい量子化処理が行われる確率が高く、ブロック歪やモスキート歪が発生する可能性は小さいため、低域通過フィルタ処理する必要性は小さい。一方、符号化が難しい画像では、量子化ステップの粗い量子化処理が行われる確率が高く、ブロック歪やモスキート歪が発生しやすいため、低域通過フィルタ処理する必要性が大きい。

【0014】そこで、デコーダから量子化特性（量子化ステップの細かい量子化を行うか粗い量子化を行うかを示す指標）を表わすパラメータを取り出し、これを用いて低域通過フィルタ処理に制限を設ければ、さらなる効果が期待できる（請求項2）。但し、この手法を用いるには、デコーダから量子化特性を表わすパラメータを出力してこれをデブロッキングフィルタの入力とすることが必要である。

【0015】

【実施例】以下添付図面を参照し実施例により本発明の実施の形態を詳細に説明する。本発明デブロッキングフィルタの第1および第2の実施例を図1および図2にブロック線図として示す。従来技術におけるデブロッキングフィルタはブロック境界を介して隣接する2画素についてのみをフィルタ出力に置き換えていたが、本発明デブロッキングフィルタでは、フィルタをかけない信号（スルー）と遮断特性の異なるN個の低域通過フィルタを動き部分の移動量（動き量）により適応的に切り替え、全ての画素をこのフィルタ出力（スルーを含む）で置き換えている。

【0016】図1および図2でフィルタ1は最も通過帯域が広い低域通過フィルタ、フィルタ2は2番目に通過帯域が広い低域通過フィルタ、フィルタNは最も通過帯域が狭い低域通過フィルタであり、動き量検出回路1はフレーム間差と画素間差をベースとした動き量の検出回路、切替器2、3は動き量検出回路出力またはさらに制限回路出力によりフィルタなしとフィルタ群の各出力の

中からひとつを選択して出力するための切替器であり、制限回路4は量子化パラメータにより動き量を制限する回路である。

【0017】本発明の第1および第2の実施例で用いられている複数のフィルタ（フィルタ群）の構成例を図3に示す。図3は、2のべき乗を分母とする簡単なフィルタで水平方向のデブロッキングフィルタ群を構成した例である。フィルタなし（フィルタ0）からフィルタ番号が大きくなるに従いより狭帯域なフィルタとなってい

フィルタ群のタップ係数

フィルタなし	(1)
フィルタ1	(1 2 1) / 4
フィルタ2	(1 4 6 4 1) / 16
フィルタ3	(1 2 2 2 1) / 8
フィルタ4	(1 2 4 6 6 4 2 1) / 32
フィルタ5	(1 2 2 2 2 2 2 2 1) / 16
フィルタ6	(1 2 2 2 4 6 6 6 6 6 6 4 2 2 1) / 64
フィルタ7	(1 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 1) / 32

【0018】本発明の特徴は、前述したように動き部分の移動量（動き量）に応じて適応的に通過帯域の異なる低域通過フィルタ処理を行う点にあるが、通常のように、動き部分の検出にフレーム間差を用いたのでは、振幅の大きなエッジと振幅の小さなエッジで同じ動きでも異なる値を与えるため、本発明では、動き量がエッジの振幅によらない値となるよう考慮している。

【0019】エッジ振幅によらない動きとは動きベクトルに相当する。但し、ここでは動きベクトルの方向は必要なく、動きベクトルの大きさだけが必要である。画素単位に動きベクトルを求める方法の一つに勾配法がある。勾配法とは、図8にその原理を示すように、物体のエッジが移動しているとき、エッジの傾き＝（フレーム間差）／（動き量）すなわち、動き量＝（フレーム間差）／（エッジの傾き）なる関係があることを利用して、動き量をフレーム間差とエッジの傾きの比で求める動きベクトル検出法である。ここで、エッジの傾きとは画素間差であり、このとき、動きベクトルの大きさはフレーム間差と画素間差の比となる。なお、この関係が成り立つには、エッジがなまった波形であることが必要であるが、一般的な画像では動きエッジはカメラの蓄積効果によりなまっているので問題はない。

【0020】図8で曲線22、23はそれぞれ1フレーム前および現フレームのエッジの波形を表わし、矢印24は動き量、直線25、26はそれぞれフレーム間差およびエッジの傾きを示している。

【0021】一般的な勾配法による動きベクトルの表現は、水平、垂直、時間方向の3次元画像の変化（微分）に直交する3次元ベクトルで与えられる。水平x、垂直y、時間tの位置における画像の振幅をA（x、y、

このフィルタ群のインパルスレスポンスすなわちタップ係数を表1に示す。このフィルタ群では、表1の中心タップに相当する処理対象画素をその画素の動き量に応じてフィルタなし（フィルタ0）～フィルタ7の出力に置き換えている。図3の遅延素子1D、2D、4D、6D、7Dおよび8Dはそれぞれ1、2、4、6、7および8画素遅延素子で、+を丸で囲んだ記号は加算平均回路（加算して2で割る）である。

【表1】

t) で表わすとき、前記3次元ベクトルは、  
【数1】

$$X \frac{\partial A}{\partial x} + Y \frac{\partial A}{\partial y} + T \frac{\partial A}{\partial t} = 0$$

を満たす（X、Y、T）で与えられる。通常、動きベクトルは1フレーム当りの値であるため、T＝1として（X、Y）を求めればよい。

【0022】勾配法による動き量検出はブロック構造をもたず、いわば画素単位で動き量を検出できる長所がある反面、画像の平坦部または緩やかな変化部では、エッジの傾きがゼロまたは小さな値になり、除算の分母がゼロまたは小さな値となる演算が生ずる結果、画像に含まれるノイズの影響を受けやすいという欠点がある。そこで、ここでは次のようなしきい値処理を行いこの欠点を補っている。

【0023】分子であるフレーム差は第1のしきい値以下の小さな値をゼロにする。

・分母であるエッジの傾きは第2のしきい値以下の小さな値はそのしきい値の値に置換する。

【0024】これらしきい値は、入力信号のノイズに相当する大きさに応じて予め定めておくが、入力が8ビットで表される一般的な画像の場合は、5～10位の値が適当であることが経験的に確かめられている。

【0025】上記勾配法による水平方向の動き量検出の実施例を図4に示す。ただし、除算はハードウェアになじまず、ROMを用いたテーブル参照方式が現実的である。この場合2つのしきい値処理と除算をひとつの参照テーブルを用いて行うことができる。

【0026】図4で遅延素子2Dは2画素遅延素子、1

フレーム遅延5は1フレームに相当する時間だけ遅延する回路、絶対値化回路6、7はそれぞれ絶対値を計算する回路、第1のしきい値処理回路8は予め定められた第1のしきい値以下の値を零にする回路、第2のしきい値処理回路9は零でない予め定められた第2のしきい値以下の値をそのしきい値の値とする回路、破線で囲まれた部分10はROMで置き換え可能という意味、－を丸でかこんだ記号は減算器、÷を四角でかこんだ記号は第1のしきい値処理回路の出力を第2のしきい値処理回路の出力で割る除算回路、平滑化回路11は2次元低域通過フィルタによる信号の平滑化処理結果に応じたフィルタ番号を出力する回路である。

【0027】上記勾配法で得られた動き量に対し、エッジの連続性とフレーム間差の空間的連続性を考慮して平滑化処理を施すと、さらにノイズに対する耐久性が強くなる。平滑化回路の実施例を図5に示す。平滑化回路は低域通過フィルタで実現でき、ここでは一例として3ライン×5画素の平均をとる2次元低域通過フィルタで構成した例を示した。そして、平滑化回路出力を図1または図2の切り替えるべきフィルタ群（スルーを含む）のフィルタの出力数に合わせるため、ROMによる第1の非線形処理を施している。図5の非線形処理回路14はROMなどの参照テーブルによりフィルタ群の低域通過フィルタの出力数に基づくフィルタ番号を出力する回路である。例えば水平方向のフィルタ群として図3のフィルタ群を用いる場合の非線形処理は、平滑化回路出力を非線形処理回路14に入力して、フィルタ番号を示すその出力を8レベル、すなわち、3ビットとする処理である。非線形処理回路14で具体的にどのような入出力の対応関係を持たせるかはシステムに応じて実験的に定めればよい。但し、静止部分ではフィルタをスルーにすることが好ましい。

【0028】図5で遅延素子1D、1Hはそれぞれ1画素および1ライン遅延素子、加算平均回路12、13はそれぞれ信号の加算平均を行う回路、非線形処理回路14はROMなどの参照テーブルによりフィルタ群の低域通過フィルタの出力数に合わせたフィルタ番号を出力する回路である。

【0029】次に復号画像の画質が原画像に依存することを利用したデブロッキングフィルタについて説明する。ブロック歪やモスキート歪は原画像の内容に依存し、符号化が易しい画像では量子化ステップの細かい量子化処理が行われる確率が高く、これらの歪みは発生し難い。そこで、DCTなどの直交変換係数を量子化する量子化特性を表わすパラメータが、高能率符号化装置のデコーダから得られる場合に、このパラメータを利用して切り替えるべきフィルタ群の選択肢を制限することを考えた。

【0030】ここで、前述したように量子化パラメータは細かい量子化を行うか粗い量子化を行うかを示す指標

であり、例えば、MPEG-2ビデオコーディング勧告ISO/IEC 13818-2の場合では、量子化パラメータとしてquantiser\_scale\_codeやquantizer\_scaleを用いることができる。

【0031】実施例を図6に示す。図6では、量子化パラメータを入力してROMによる第2の非線形処理を施すようにした実施例を示した。この実施例では、図3のフィルタ群および図5の平滑化回路を用いることを前提に、非線形処理回路15の出力を8レベルすなわち3ビットとし、切り替えるべきフィルタ群のフィルタの出力数に合わせている。そして、非線形処理回路15は、量子化パラメータの入力に応じて、量子化ステップの減少に伴い、選抜し得る低域通過フィルタの最大のフィルタ番号を予め実験的に求めた対応関係に基づき減少させた上で、その最大のフィルタ番号を出力する。次に、最小値選択回路16で、図5の動き量から得られたフィルタ番号と量子化パラメータから得られたフィルタ番号のうち、小さい方のフィルタ番号を出力する。こうすることにより、符号化がし易い画像（量子化ステップが細かい画像）では動き量が大きくても通過帯域の広い低域通過フィルタ（図3でフィルタ番号の小さい低域通過フィルタ）により処理がなされ、必要以上に画質劣化を招くことを防止することができる。図6の非線形処理回路15も非線形処理回路14とおなじくROMなどの参照テーブルを用いてフィルタ群の低域通過フィルタの出力数に合わせた制限後のフィルタ番号を出力するよう構成することができる。

【0032】以上本発明の実施の形態をいくつかの実施例により説明してきたが、本発明はこれら実施例に限定されることなく、発明の要旨内で各種の変形、変更が可能である。

【0033】例えば、本発明の実施例は水平方向のデブロッキングフィルタを例に述べたが、垂直方向のデブロッキングフィルタも画素遅延をライン遅延に、ライン遅延を画素遅延に置き換えて実現できる。実際には、水平方向のデブロッキングフィルタと垂直方向のデブロッキングフィルタをカスケードに接続して用いることになる。但し、垂直方向ブロック歪やモスキート歪は、テレビジョン画面が走査線構造を持つことから水平方向に比較して目立たない。このため、垂直方向の低域通過フィルタは水平方向の低域通過フィルタより広帯域でよい。また、切り替えて用いるフィルタの数も少なくてもよい。

【0034】本発明実施の形態は、図3、表1に示す7種類の低域通過フィルタ（＋スルー）で実施する場合を例に説明したが、フィルタの個数は少なくともひとつ以上（スルーを含めて2つ以上）あればよく、その数と構成は問わない。

【0035】また、本発明実施の形態では、動き量の計算にあたり、分子であるフレーム差に第1のしきい値処

理を施す例を説明したが、この場合の第1のしきい値の値はゼロであってもよい。すなわち、第1のしきい値処理は行わなくてもよい。

【0036】さらに、本発明実施の形態では、3ライン5画素の2次元低域通過フィルタで平滑化処理を行う例を説明したが、他の平滑化処理の手法として任意のタップ長の論理フィルタによるもの、低域通過フィルタによるもの、また、この両者のカスケード接続によるものなどが考えられる。

【0037】

【発明の効果】本発明は、DCTなど直交変換を基幹技術とする高能率符号化装置のデコーダにおいて符号化効率が低い場合に発生するブロック歪やモスキート歪を低減するデブロッキングフィルタに係わり、画像の動き量を検出して、動いている部分で狭い通過帯域の低域通過フィルタ、動きが遅くなるにつれてより広い通過帯域の低域通過フィルタ、さらに、静止部分はフィルタをスルーにするようデブロッキングフィルタを構成した。その結果、画像の静止部分ではフィルタ処理が施されず、動きが速くなるに従って次第に狭い通過帯域の低域通過フィルタ処理が画素ごとに施されるため、視覚特性を利用したデブロッキングフィルタ処理が実現でき、ボケ感を生ずることなく、効果的にブロック歪やモスキート歪を低減できるようになった。

【図面の簡単な説明】

【図1】本発明第1の実施例構成ブロック線図

【図2】本発明第2の実施例構成ブロック線図

【図3】フィルタ群の構成例ブロック線図

【図4】動き量検出回路の実施例構成ブロック線図

【図5】平滑化回路の実施例構成ブロック線図

【図6】量子化パラメータによる制限回路の実施例構成ブロック線図

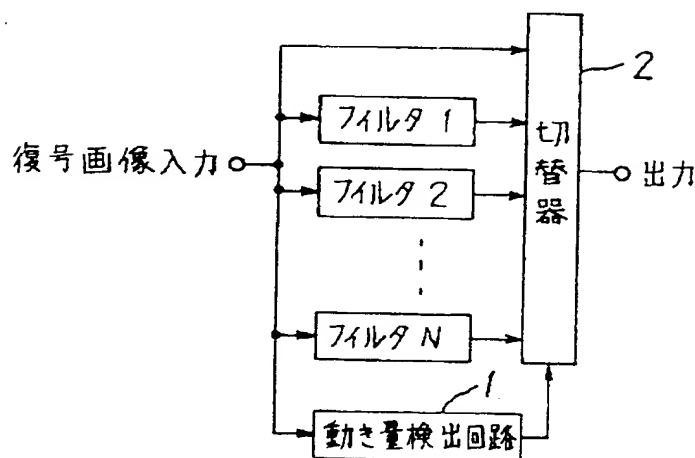
【図7】従来技術におけるデブロッキングフィルタを説明する図

【図8】勾配法による動きベクトル検出の原理を説明する図

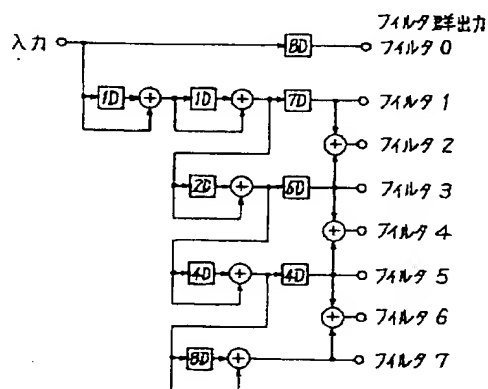
【符号の説明】

- 1 動き量検出回路
- 2, 3 切替器
- 4 制限回路
- 5 1フレーム遅延
- 6, 7 絶対値化回路
- 8 第1のしきい値処理回路
- 9 第2のしきい値処理回路
- 10 ROM（リードオンリメモリ）
- 11 平滑化回路
- 12, 13 加算平均回路
- 14, 15 非線形処理回路
- 16 最小値選択回路

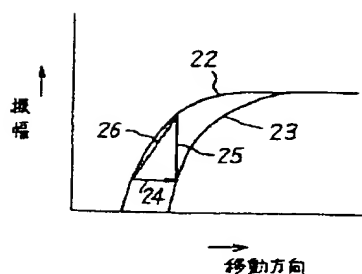
【図1】



【図3】

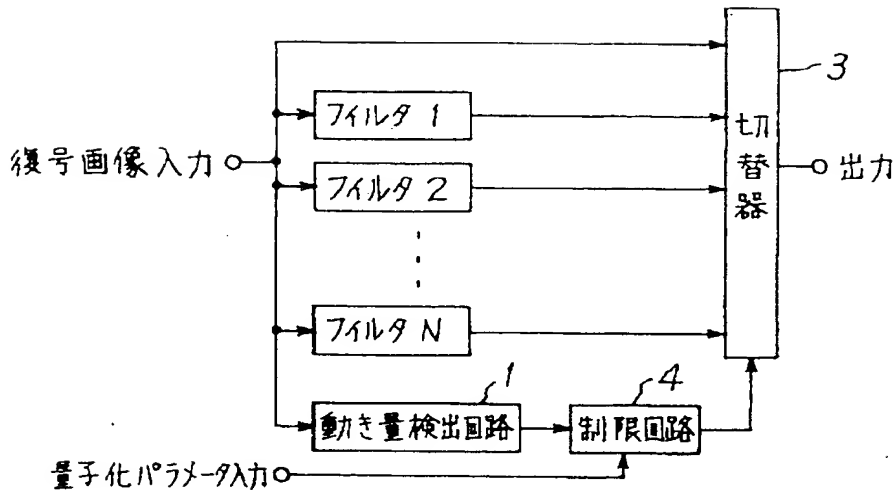


【図8】

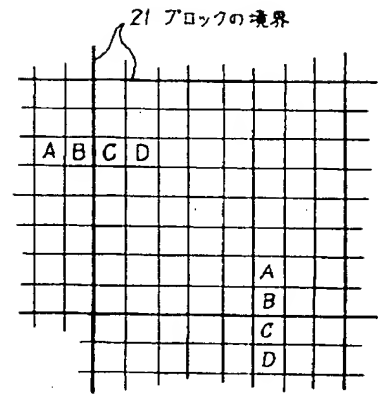




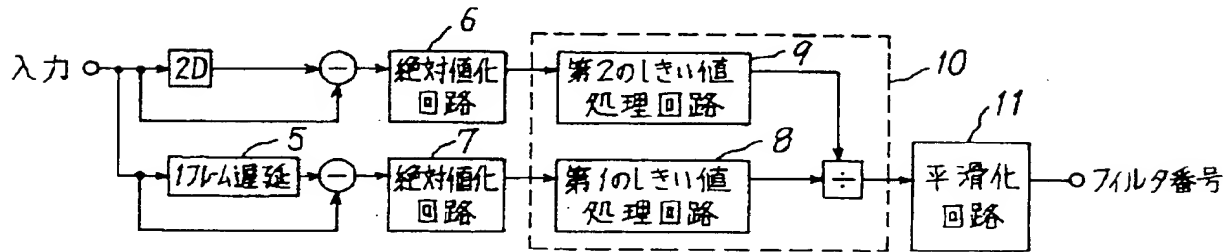
【図2】



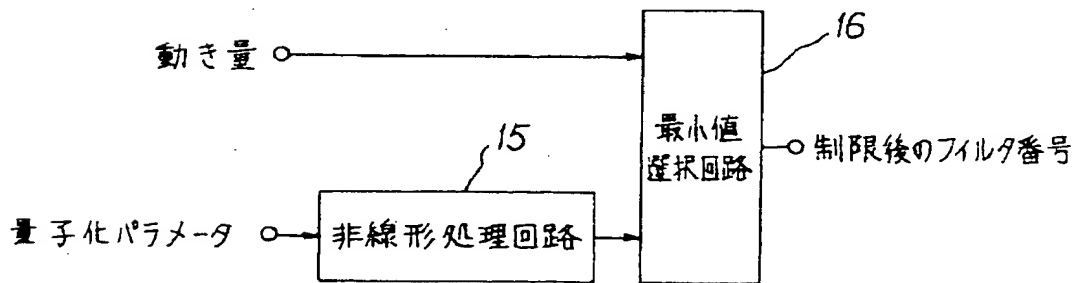
【図7】



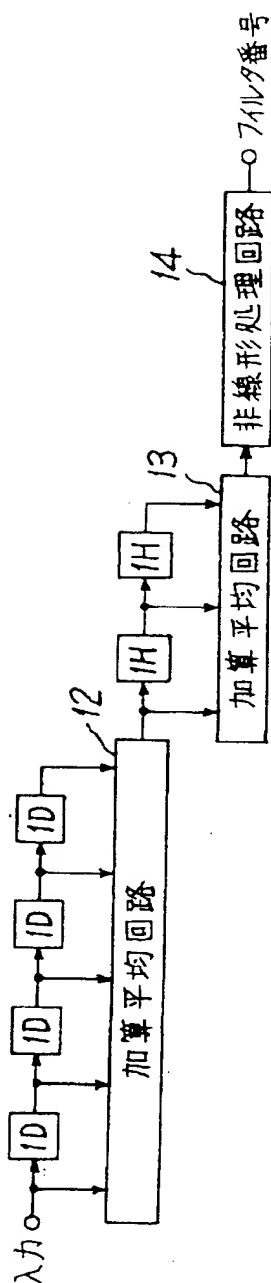
【図4】



【図6】



【図5】



フロントページの続き

(72)発明者 西田 幸博  
東京都世田谷区砧1丁目10番11号 日本放  
送協会放送技術研究所内

(72)発明者 青木 勝典  
東京都世田谷区砧1丁目10番11号 日本放  
送協会放送技術研究所内

(72)発明者 神田 菊文  
東京都世田谷区砧1丁目10番11号 日本放  
送協会放送技術研究所内

(72)発明者 小西 宏和  
東京都世田谷区砧1丁目10番11号 日本放  
送協会放送技術研究所内

(72) 発明者 水野 修

東京都世田谷区砧 1 丁目 10 番 11 号 日本放  
送協会放送技術研究所内